

数字逻辑电路

Digital Logic Circuit

一、基本信息

课程代码：【 2050386 】

课程学分：【2】

面向专业：【计算机科学与技术】

课程性质：【学科专业基础 必修课】

开课院系：【信息技术学院 网络工程系】

使用教材：主教材【数字电子技术基础（第2版）杨志忠主编 高等教育出版社 2009.7】

辅助教材【数字电子技术 朱承高、崔葛瑾 主编 哈尔滨工业大学出版社 2009.1】、

先修课程：【无】

二、课程简介

数字逻辑电路是计算机相关专业的主干课程，是一门专业基础课。不仅为《计算机网络》、《嵌入式系统》等后续课程提供必要的专业基础知识，而且是一门理论与实践结合密切的硬件基础课。课程的主要任务是使学生获得数字电子技术方面的基本理论、基本知识和基本技能，培养学生分析问题和解决问题的能力。

课程内容主要是介绍数字逻辑的理论基础、基本概念以及数字器件的基本构成、分析方法和设计原理。基础部分的内容包括二进制数和二进制编码的表示法、基本逻辑运算和布尔代数的定理规则、逻辑函数的表示方法和化简方法、集成逻辑门的外部特性和参数等。数字逻辑部分的内容包括组合逻辑电路的分析和设计、中规模集成标准组合构件（如编码器、译码器、数据选择器、加法器）的功能介绍和应用；时序逻辑电路的分析和设计、中规模集成移位寄存器和计数器的功能介绍和应用。

本课程具有知识面广、内容多、难度大的特点。针对应用型本科生的已有基础知识和学习能力，在教学中着重基本原理、基本知识点的讲授。

三、选课建议

本课程适用于计算机学科各专业的专业基础必修课程，适合在一年级开设。

四、课程与培养学生能力的关联性

自主学习	表达沟通	专业能力						尽责抗压	协同创新	服务关爱	信息应用	国际视野
		软件开发	系统运维	系统设计	撰写技术文档	嵌入式系统开发	系统测试					
●	●		●	●	●	●	●		●		●	

五、课程学习目标

通过本课程的学习，使学生具有应用数字逻辑电路、初步解决数字逻辑问题的能力，培养学生解决问题的思维方法。

1、使学生熟悉逻辑代数的基本知识以及数字逻辑电路基本器件的功能和使用方法，包括基本逻辑门的功能和外部特性、触发器的基本功能和主要用途、常用逻辑部件的基本功能和用法；掌握组合逻辑电路和时序逻辑电路的分析方法；掌握应用逻辑门电路、触发器、中规模集成电路设计组合逻辑电路和时序逻辑电路的方法；具有初步分析和设计数字逻辑电路的能力。

2、本课程是一门实践性很强的课程，在课程理论教学基础上完成基础实验。要求学生通过基本实验可验证基本逻辑门、触发器、常用中规模集成电路的基本功能和主要用途。

六、课程内容

第1章 数字逻辑电路基础知识

理解模拟信号、模拟电路与数字信号、数字电路的区别；知道数字电路的特点和分类；知道常用二进制编码、原码、反码、补码的表示方法；通过补码的加减运算理解补码的运用。学会二进制、八进制、十六进制数的表示方法、运算方法和相互转换。

重点：数字逻辑电路的基本概念、数制与码制的表示方法。

第2章 逻辑代数基础

知道逻辑代数的基本定律、常用公式和重要规则；理解最小项的概念与编码方法；**能根据逻辑关系建立逻辑函数；学会运用卡诺图化简逻辑函数的方法；能运用公式实现逻辑函数式常见形式的相互转换。**

重点：逻辑函数的建立；运用逻辑代数中的常用公式及卡诺图化简逻辑函数。

难点：逻辑函数化简

课内实验：逻辑门电路应用

第3章 集成逻辑门电路

知道 TTL 门电路、CMO 门电路的基本特性和使用注意事项；理解三态门的特点及应用。

重点：三态门的特点及使用方法。

第4章 组合逻辑电路

学会组合逻辑电路的分析和设计方法；掌握中规模组合逻辑部件（加法器、编码器、译码

器、数据选择器、数据分配器、数值比较器)的逻辑功能。能根据组合逻辑电路分析输入与输出间的逻辑关系,确定电路的逻辑功能;能根据给定的逻辑要求,设计出能实现该逻辑功能的组合逻辑电路。

重点:组合逻辑电路的分析与设计方法;常用中规模集成组合逻辑部件的应用。

难点:组合逻辑电路的设计

课内实验:译码器和数据选择器应用

第5章 集成触发器

理解触发器的逻辑功能、特点和触发方式。知道同步触发器的空翻现象。能运用功能表、特性方程、状态图和时序图对触发器的功能进行描述;能根据给定的逻辑电路画出输出端的电压波形图。

重点:触发器的逻辑功能、触发方式和应用。

难点:触发器的触发方式

课内实验:触发器功能测试及应用

第6章 时序逻辑电路

知道时序逻辑电路的基本概念、特点与分类;理解寄存器和移位寄存器的工作原理、逻辑功能。掌握常用集成二进制和十进制计数器的功能及特性。能根据给定的时序电路分析其逻辑功能;能应用集成二进制和十进制计数器构成 N 进制计数器。能应用集成计数器实现储存功能、分频功能和计数功能。

重点:时序逻辑电路的分析方法;集成计数器的异步清零和同步置数法。

难点:时序逻辑电路的分析

课内实验:集成计数器和集成移位寄存器应用

七、课内实验名称及基本要求

实验序号	实验名称	主要内容	实验时数	实验类型	备注
1	逻辑门电路与译码器的应用	学习集成器件逻辑功能的测试方法。掌握用小规模集成电路设计组合逻辑电路的方法,通过实验验证所设计电路的逻辑功能;掌握用译码器进行组合逻辑电路设计的方法。	2	验证型	建议2人/组
2	触发器功能测试及应用	学习触发器逻辑功能的测试方法,通过实验验证基本RS触发器、D触发器及JK触发器的逻辑功能及触发方式,掌握用D触发器和JK触发器构成二进制加计数器和二进制减计数器的方法。	2	验证型	建议2人/组

3	集成计数器和集成移位寄存器应用	掌握任意进制计数器的设计方法，掌握计数器的级联方法，了解计数器的清零和预置功能对计数器模的影响。验证移位寄存器的逻辑功能，掌握用移位寄存器构成环形计数器的方法。	2	设计型	建议 2 人 / 组
---	-----------------	--	---	-----	------------

七、评价方式与成绩

评价结构 1+X

项目	期末考试 (1)	过程考核 1 (X1)	过程考核 2 (X2)	过程考核 3 (X3)
考核形式	闭卷笔试	实验报告	阶段测试	课堂展示
占总评成绩的比例	30%	20%	30%	20%

撰写： 范新民

系主任：

教学院长：