

课程教学进度计划表

一、基本信息

课程名称	计算机组成原理				
课程代码	2050430	课程序号	3790	课程学分/学时	3
授课教师	范新民	教师工号	02018	专/兼职	专职
上课班级	网工(中本贯通) B24-4	班级人数	28	上课教室	一教 103, 计算中心 206 (双)
答疑安排	周三: 11-14 节				
课程号/课程网站	https://mooc1.chaoxing.com/mooc-ans/mycourse/teachercourse?moocId=227657747&clazzid=94027835&edit=true&v=0&cpi=33776349&pageHeader=0				
选用教材	《计算机组成原理》谭志虎, 人民邮电出版社, 2021.3				
参考教材与资料	《计算机组成原理(第六版立体化教材)》白中英, 戴志涛. 科学出版社, 2019				

二、课程教学进度安排

课次	课时	教学内容	教学方式	作业
1	2	课程要求、考核方式介绍; 冯诺依曼结构计算机工作原理; 计算机系统的层次结构。	讲课	复习课上内容
2	2	计算机系统性能评价、如何采用量化的方式对计算机的性能进行评价。数制之间的转换。	讲课	1、第一章网上概念题 2、第一章练习卷

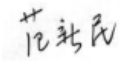
3	2	Proteus 应用	实验	
4	2	定点数的表示、浮点数的表示；非数值信息的表示（字符及汉字编码）；数据信息的校验，奇偶校验码。	讲课	第二章网上概念题
5	2	定点数的加、减运算；定点数的加、减电路的实现（串行进位加法器）。	讲课、习题	第三章网上概念题
6	2	CRC 校验码、CRC 码编码与解码电路的设计。	讲课、实验 预习	第二章练习卷
7	2	先行进位加法器；浮点数的运算；存储系统概述；存储系统层次结构。	讲课、习题	第三章练习卷
8	2	主存储器、主存储器与 CPU 的连接，存储器扩展；习题讲解。	讲课	
9	2	CRC 码编码、解码电路的设计。	实验	实验报告
10	2	多体交叉存储器；高速缓冲存储器、替换策略、写策略、习题讲解。	讲课	1、第四章网上概念题 2、第四章练习卷
11	2	1-4 章习题课	讲课、练习	
12	2	补码加减电路的设计（1）	实验	实验报告

13	2	指令系统概述及指令格式、指令的寻址方式。	讲课	
14	2	操作数的寻址方式、指令的格式设置、习题讲解	讲课、习题	第五章网上概念题
15	2	补码加减电路的设计 (2)	实验	实验报告
16	2	MIPS 指令、中央处理器概述、指令周期	讲课	第五章练习卷
17	2	数据通路及指令的操作流程；单总线 CPU 结构指令流程的分析。	讲课、习题	
18	2	八位算术逻辑运算实验	实验	实验报告
19	2	硬布线控制器的设计；微程序控制器的工作原理；微指令的格式。	讲课	1、第六章网上概念题 2、六章练习卷
20	2	微程序设计；输入输出设备与特性、I/O 接口、程序控制方式。	讲课	
21	2	静态随机存取存储器实验	实验	实验报告
22	2	程序查询方式、程序中断方式、DMA 方式。	讲课、习题	1、七章网上概念题 2、第七章练习卷
23	2	总复习	讲课、习题	

24	2	数据通路实验	实验	实验报告
----	---	--------	----	------

三、考核方式

总评构成	占比	考核方式
1	50%	考试
X1	20%	实验
X2	20%	作业
X3	10%	考勤、课堂表现

任课教师：  （签名） 系主任审核： 王磊 （签名） 日期： 2025. 9. 05