

课程教学进度计划表

一、基本信息

课程代码	1050024	课程名称	数字逻辑电路
课程学分	3	总学时	48
授课教师	曾建明	教师邮箱	24215@gench.edu.cn
上课班级	计科 B22-8 (专升本)	上课教室	一教 112/一教 122
答疑时间	时间: 周二 3-4 节, 周三 7-8 节 地点: 7-221		
主要教材	《数字电子技术基础》(第 4 版) 杨志忠主编 高等教育出版社 2023.5		
参考资料	《数字电子技术基础》(第 5 版) 清华大学电子学教研组编 阎石主编 高等教育出版社		

二、课程教学进度

课次	教学内容	教学方式	作业
1	概述、数制、码制	讲课	1.1(3), 1.2(3), 1.3(3), 1.4(2)
2	二进制运算, 第一章小结 逻辑代数中的常用运算	讲课	1.5(3), 1.8(1)(3), 1.9(2)(3)
3	逻辑代数的基本定律、常用公式、规则 逻辑函数及其表示方法	讲课	2.5(2)
4	最小项、逻辑函数的公式化简法	讲课	2.6(3), 2.2(2)(4)(6), 2.13(2)(3)
5	逻辑函数的卡诺图化简法	讲课	2.7(1)(3)(4), 2.8(1)(3)
6	逻辑函数的卡诺图化简法, 第二章小结	讲课	2.9(1)(2)
7	OC 门和三态门、TTL 集成逻辑门电路使用注意事项	讲课	3.2(a)(d)(f)(g)(j)(k), 3.4(a)
8	组合逻辑电路的分析和设计 (实验一预习) 实验一: 逻辑门电路应用	讲课	4.1(a)(b), 4.2(a), 4.9(1) 4.13 实验一预习
9	加法器, 编码器、译码器	讲课	

注: 课程教学进度计划表电子版公布在本学院课程网站上, 并发送到教务处存档。

10	显示译码器、译码器的应用、数据分配器	讲课	4.14(1)(3)
11	数据选择器、数值比较器、竞争冒险、第四章小结前四章测试(实验二预习) 习题 实验二预习	讲课	4.17(1), 4.23
12	实验二: 译码器和数据选择器应用	实验	实验报告
13	概述、基本RS触发器	讲课	
14	同步触发器、边沿触发器	讲课	5.4, 5.8
15	触发器应用举例, 第五章小结(实验三预习) 实验三: 触发器功能测试及应用	讲课	5.9, 5.14, 5.17 实验三预习
16	时序逻辑电路的分析方法	讲课	6.2, 6.7
17	寄存器、移位寄存器	讲课	
18	计数器构成任意进制、第六章小结(实验四预习)	讲课	6.21(1) 实验四预习
19	实验四: 集成计数器的应用	实验	实验报告

三、评价方式以及在总评成绩中的比例

总评构成(1+X)	评价方式	占比
1	期末考试	40%
X1	阶段测验	20%
X2	作业、课堂表现	20%
X3	课内实验	20%

任课教师: 曾建明

系主任审核: 王瑞

日期: 2024年9月