

上海建桥学院课程教学进度计划表

一、基本信息

| | | | |
|------|---|------|--------------------|
| 课程代码 | 2050213 | 课程名称 | 数字逻辑电路 |
| 课程学分 | 3.0 | 总学时 | 48 |
| 授课教师 | 尹静 | 教师邮箱 | 10044@gench.edu.cn |
| 上课班级 | 软件工程 B17-2 | 上课教室 | 212 |
| 答疑时间 | 时间: 周二 56 节, 周三 5-6 节课 地点: 7 号楼 220 电话: 18702100601 | | |
| 主要教材 | 《数字电子技术基础》(第 2 版) 杨志忠主编 高等教育出版社 2009.7 | | |
| 参考资料 | 《数字电子技术》 朱承高、崔葛瑾 主编 哈尔滨工业大学出版社 2009.1 | | |

二、课程教学进度

| 周次 | 教学内容 | 教学方式 | 作业 |
|----|---|------|---|
| 3 | 概述、数制和码制 | 讲课 | 1.1(3), 1.2(3) 1.3(3), 1.4(2) |
| 4 | 二进制运算、逻辑代数中的常用运算、逻辑代数的基本定律和常用公式 | 讲课 | 1.5(3), 1.8(1)(3) 1.9(2)(3) |
| 5 | 逻辑函数及其表示方法、逻辑函数的公式化简法 | 讲课 | 2.12(1), 2.2(3)(5)(7) |
| 6 | 逻辑函数的公式化简法、逻辑函数的卡诺图化简法 | 讲课 | 2.6(3), 2.13(2)(3), 2.7(1)(3)(4) 2.8(1)(5), 2.9(1) |
| 7 | OC 门和三态门、TTL 集成逻辑门电路使用注意事项、组合逻辑电路的分析和设计 | 讲课 | 3.3(a)(d)(f)(g) (j)(k), 3.5(a)(b), 3.11 |
| 8 | 组合逻辑电路的分析和设计、加法器, 编码器、优先编码器 | 讲课 | 4.1, 4.2(a), 4.10 (1), 4.12, 4.14、 实验一预习 |

注: 课程教学进度计划表电子版公布在本学院课程网站上, 并发送到教务处存档。

| | | | |
|----|-----------------------|-------|--|
| 9 | 实验一：逻辑门电路应用、译码器和数据分配器 | 实验、讲课 | 实验报告 |
| 10 | 译码器和数据分配器、数据选择器 | 讲课 | 4.6, 4.15(1)(3) 4.17, 4.18(1), 4.19, 4.24, 实验二预习 |
| 11 | 实验二：译码器和数据选择器应用 | 讲课、实验 | 实验报告 |
| 12 | 基本RS触发器、同步触发器 | 讲课 | 5.5, 5.7, 5.8(b)(f)(i) |
| 13 | 边沿触发器、触发器应用举例 | 讲课 | 5.9(e)(g)(h) 5.10(b)(c), 5.12, 5.14, 5.15 5.17, 实验三预习 |
| 14 | 实验三：触发器功能测试及应用 | 实验 | 实验报告 |
| 15 | 时序逻辑电路的分析 | 讲课 | 6.5, 6.9, 6.16 |
| 16 | 寄存器和移位寄存器、计数器 | 讲课 | 6.17, 6.21(1) |
| 17 | 计数器、集成计数器 | 讲课 | 6.11 预习实验四 |
| 18 | 实验四：集成计数器与集成移位寄存器的应用 | 实验 | 实验报告 |

三、评价方式以及在总评成绩中的比例

| 总评结构 (1+X) | (1) | (2) | | |
|------------|------|------|---------|-----|
| | | 阶段测验 | 作业、课堂展示 | 实验 |
| 评价方式 | 期末测验 | 阶段测验 | 作业、课堂展示 | 实验 |
| 1与X两项所占比例% | 30% | 30% | 20% | 20% |

备注：

教学内容不宜简单地填写第几章、第几节，应就教学内容本身做简单明了的概括；

注：课程教学进度计划表电子版公布在本学院课程网站上，并发送到教务处存档。

教学方式为讲课、实验、讨论课、习题课、参观、边讲边练、汇报、考核等；

评价方式为期末考试“1”及过程考核“X”，其中“1”为教学大纲中规定的形式；“X”可由任课教师或课程组自行确定(同一门课程多位教师任课的须由课程组统一 X 的方式及比例)。包括纸笔测验、课堂展示、阶段论文、调查(分析)报告、综合报告、读书笔记、小实验、小制作、小程序、小设计等，在表中相应的位置填入“1”和“X”的方式及成绩占比。

任课教师：尹静

系主任审核：蒋中云

日期：