

课程教学进度计划表

一、基本信息

课程名称	数字逻辑电路				
课程代码	2050434	课程序号	6572	课程学分/学时	3/48
授课教师	钱素琴	教师工号	14711	专/兼职	兼职
上课班级	网工 B25-1	班级人数	33	上课教室	一教 108/318
答疑安排	时间：周三（单周）12:00-14:20 地点：3 号教学楼 201 教师休息室				
课程号/课程网站	https://mooc1.chaoxing.com/mooc-ans/course/254728665.html				
选用教材	《数字电子技术基础》（第 4 版）杨志忠主编 高等教育出版社 2024. 3				
参考教材与资料	《数字电子技术》朱承高、崔葛瑾 主编 哈尔滨工业大学出版社 2009. 1 《数字电子技术基础》（第 6 版）阎石 高等教育出版社 2016. 4 出版 《数字电路逻辑设计》（第 2 版）朱正伟 清华大学出版社 2011. 6 出版				

二、课程教学进度安排

课次	课时	教学内容	教学方式	作业
3	2	第一章 概述、数制、码制、二进制代码	讲课	1. 1 (3), 1. 2 (3), 1. 3 (3), 1. 4 (2), 1. 5 (3), 1. 8 (1) (3)
4	4	第一章 二进制算术运算、小结；第二章 逻辑代数中的常用运算、逻辑代数的基本定律、常用公式、规则 (1)	讲课	1. 9 (2) (3), 2. 6 (3)
5	2	第二章 逻辑代数中的规则 (2)、逻辑函数及其表示方法	讲课	2. 2 (2) (4) (6), 2. 5 (2), 2. 7 (1) (3) (4)
6	4	第二章 逻辑函数的公式化简法、逻辑函	讲课	2. 8 (1) (3), 2. 9 (1) (2), 2. 13 (

		数的卡诺图化简法		2) (3)
7	2	第三章 TTL 集成逻辑门电路	讲课	3. 2(a) (d) (f) (g) (j) (k), 3. 4 (a) (b)
8	4	第四章 组合逻辑电路的分析设计、加法器、编码器、优先编码器	讲课	4. 1(a) (b), 4. 2(a)
9	2	第四章 译码器、显示译码器、译码器的应用	讲课	4. 6, 4. 7, 4. 9(1), 4. 13
10	4	第四章 数据分配器、数据选择器、数值比较器	讲课	4. 14(1) (3), 4. 16
11	2	第四章 竞争冒险 (原因与分类); 阶段复习	讲课	4. 17(1), 4. 23
12	4	实验一 逻辑门电路应用; 阶段测验	实验/讲课	实验报告
13	2	第五章 概述、基本 RS 触发器、同步触发器、边沿触发器、触发器应用举例	讲课	5. 3, 5. 4, 5. 5(b) (f) (i), 5. 6(e) (g) (h), 5. 7(b) (c), 5. 9, 5. 13, 5. 14, 5. 15
14	4	实验二 译码器和数据选择器应用; 第六章 概述、时序逻辑电路的分析方法、时序逻辑电路的分析方法	实验/讲课	6. 2, 6. 5, 实验报告
15	2	第六章 寄存器、移位寄存器	讲课	6. 7
16	4	实验三 触发器功能测试及应用; 第六章 计数器芯片介绍	实验/讲课	实验报告
17	2	第六章 计数器构成任意进制 ($N < M$) 和 ($N > M$)	讲课	6. 21 (1)
18	4	实验四 集成计数器和移位寄存器的应用; 总复习	实验/讨论	实验报告

三、考核方式

总评构成	占比	考核方式
1	40%	期末考试
X1	20%	阶段测试
X2	20%	作业及课堂测试
X3	20%	课内实验

任课教师： 钱素琴 （签名） 系主任审核：王磊 （签名） 日期： 2025 年 9 月