

上海建桥学院课程教学进度计划表

一、基本信息

| | | | |
|------|---|------|--------------------|
| 课程代码 | 2050214 | 课程名称 | 计算机组成原理 |
| 课程学分 | 3.0 | 总学时 | 48 |
| 授课教师 | 范新民 | 教师邮箱 | 02018@gench.edu.cn |
| 上课班级 | 计科智能 B16-1 | 上课教室 | 三教 203 |
| 答疑时间 | 时间:周一 1-2, 周三下午 周四 1-2 节 地点:7 号楼 231 电话: 58139437 | | |
| 主要教材 | 《计算机组成基础》(第 2 版) 孙德文, 机械工业出版社, 2010.11 | | |
| 参考资料 | 《计算机组成原理》(第 5 版) 白中英主编 科学出版社 2013.3 | | |

二、课程教学进度

| 周次 | 教学内容 | 教学方式 | 作业 |
|----|--|---------|---------------------------------------|
| 1 | 计算机硬件的主要组成 计算机系统的层次结构 | 讲课 | 1.2 |
| 2 | 机器数与真值 定点表示与浮点表示 字符及汉字编码 | 讲课 | 2.1 (1) (8) 2.3 (8) 2.4 (3) (5) |
| 3 | 校验码 | 讲课 | 2.5、2.7 |
| 4 | 定点数的加、减法运算和加、减法电路的实现 定点运算器的基本结构和工作原理 74181 算逻运算部件功能和使用方法 | 讲课、实验准备 | 3.1(2)3.2(1)(10) |
| 5 | 八位算术逻辑运算实验 | 实验 | 实验报告 |
| 6 | 浮点数运算和浮点数运算器的实现 存储器系统的组成 主存的组织与操作(一) | 讲课 | 3.8 (1) (5) 3.16 |
| 7 | 主存的组织与操作(二) 存储器系统的层次结构 | 讲课、实验准备 | 4.3、4.4 (2) 4.7 4.9 |

注: 课程教学进度计划表电子版公布在本学院课程网站上, 并发送到教务处存档。

| | | | |
|----|---------------------------------|---------|----------------------|
| 8 | 高速缓冲存储器 虚拟存储器 | 讲课 | 4.11、4.15 |
| 9 | 指令与指令系统 两类指令系统介绍 | 讲课 | 第五章补充习题 |
| 10 | 指令流程 中央处理器的功能与组成 | 讲课 | 5.9(2)(5)、5.11 |
| 11 | 数据通路实验 | 实验准备、实验 | 实验报告 |
| 12 | 硬连线控制器 微程序控制器 | 实验准备 | 6.2、6.3 6.12、6.14 |
| 13 | 微程序控制器实验 | 实验准备、实验 | 实验报告 |
| 14 | 中断与异常处理 | 讲课 | 第六章补充习题 |
| 15 | 中央处理器中流水线技术的基本概念 常用输入设备和输出设备 | 讲课 | |
| 16 | 外围设备与主机的信息交换方式 | 讲课 | 7.2、7.3、7.11 |

三、评价方式以及在总评成绩中的比例

| 总评结构 (1+X) | 1 | X | | |
|------------|------|------|---------|------|
| 评价方式 | 理论测试 | 阶段测试 | 作业和课堂展示 | 课内实验 |
| 1与X两项所占比例% | 40% | 20% | 20% | 20% |

备注：

教学内容不宜简单地填写第几章、第几节，应就教学内容本身做简单明了的概括；

教学方式为讲课、实验、讨论课、习题课、参观、边讲边练、汇报、考核等；

评价方式为期末考试“1”及过程考核“X”，其中“1”为教学大纲中规定的形式；

“X”可由任课教师或课程组自行确定（同一门课程多位教师任课的须由课程组统一X的方式及比例）。包括纸笔测验、课堂展示、阶段论文、调查（分析）报告、综合报告、读书笔记、小实验、小制作、小程序、小设计等，在表中相应的位置填入“1”和“X”的方式及成绩占比。

任课教师： 范新民

系主任审核：

日期：2017.7.3