

## 上海建桥学院课程教学进度计划表

## 一、基本信息

课程代码	2050214	课程名称	计算机组成原理
课程学分	3.0	总学时	48
授课教师	范新民	教师邮箱	02018@gench.edu.cn
上课班级	网络工程 B19-2	上课教室	三教 104、103
答疑时间	时间: 周二: 9-12 节                      地点: 7 号楼 231      电话: 58139437		
主要教材	《计算机组成基础》(第 2 版) 孙德文, 机械工业出版社, 2017.8		
参考资料	《计算机组成原理》(第 5 版) 白中英主编 科学出版社 2013.3		

## 二、课程教学进度

周次	教学内容	教学方式	作业
1	课程介绍, 考核方式。 计算机硬件的主要组成	讲课	1.2
1	计算机系统的层次结构 机器数与真值	讲课	
2	定点表示与浮点表示 字符及汉字编码	讲课	2.1 (1) (8)、2.3 (8) 2.4 (3) (5)
3	校验码 定点数的加、减法运算。	讲课、习题	2.5、2.7
3	定点数的加、减法电路的实现(串行进位、超前进位、可逆加法器、BCD 码加法器、ALU)	讲课	3.1 (2)、3.2 (1) (10)
4	定点运算器的基本结构和工作原理 74181 算逻运算部件功能和使用方法	讲课、实验准备	实验预习
5	浮点数的表示及表示范围 浮点数的运算规则	讲课	3.8 (1) (5)、3.16
5	八位算术逻辑运算实验	实验	实验报告

注: 课程教学进度计划表电子版公布在本学院课程网站上, 并发送到教务处存档。

6	存储器系统的组成 半导体存储器的内部结构 存储器中的数据组织	讲课	4.3、4.4(1)(2)(3) (4)
7	主存的组织 多体交叉存储技术	讲课	4.7、4.9
7	存储器系统的层次结构 高速缓冲存储器(一)	讲课、实验准备	实验预习
8	静态随机存取存储器实验	实验	实验报告
9	高速缓冲存储器(二) 虚拟存储器	讲课	4.11、4.15
9	指令与指令系统	讲课	第五章补充习题
10	数据通路实验	实验	实验报告
11	寻址方式 X86 指令系统	讲课	
11	MIPS 处理器的指令系统 指令的流程(一)	讲课	5.9(2)(4)(5)
12	指令的流程(二) 中央处理器的组成	讲课	5.11
13	中央处理器的功能 硬连线控制器 微程序控制器(一)	讲课	6.2、6.3、6.11
13	微程序控制器(二)	讲课、实验准备	实验预习
14	微程序控制器实验	实验	实验报告
15	中断与异常处理 中央处理器中流水线技术的基本概念	讲课	第六章补充习题
15	常用输入设备和输出设备 外围设备与主机的信息交换方式	讲课	7.2、7.3、7.11
16	总复习	讲课、习题	

### 三、评价方式以及在总评成绩中的比例

总评构成(1+X)	评价方式	占比
1	期末测验(全部课程内容)	40%

注：课程教学进度计划表电子版公布在本学院课程网站上，并发送到教务处存档。

X1	阶段测试（1-4 章内容）	20%
X2	课内实验（操作 70%+报告 30%）	20%
X4	作业、课堂展示	20%

## 备注：

教学内容不宜简单地填写第几章、第几节，应就教学内容本身做简单明了的概括；

教学方式为讲课、实验、讨论课、习题课、参观、边讲边练、汇报、考核等；

评价方式为期末考试“1”及过程考核“X”，其中“1”为教学大纲中规定的形式；

“X”可由任课教师或课程组自行确定（同一门课程多位教师任课的须由课程组统一 X 的方式及比例）。包括纸笔测验、课堂展示、阶段论文、调查（分析）报告、综合报告、读书笔记、小实验、小制作、小程序、小设计等，在表中相应的位置填入“1”和“X”的方式及成绩占比。

任课教师： 范新民

系主任审核： 蒋中云

日期： 2020.2.15