

	存储系统层次结构		
6	CRC 码编码、译码电路的设计	实验	实验报告
7	主存储器	讲课	4.4、4.5
8	高速缓冲存储器	讲课	4.11、补充习题
8	补码加减电路的设计(1)	实验	实验报告
9	指令系统概述及指令格式 指令的寻址方式 操作数的寻址方式	讲课	
10	指令的格式设置 MIPS 指令	讲课、习题	5.4、5.5 5.7、5.8、5.9
10	补码加减电路的设计(2)	实验	实验报告
11	中央处理器概述 指令周期 数据通路及指令操作流程(1)	讲课	
12	数据通路及指令操作流程(2) 硬布线控制器的设计	讲课、习题	
12	八位算术逻辑运算实验	实验	实验报告
13	微程序控制器	讲课	6.4、6.20
14	输入输出设备与特性 I/O 接口 数据传送控制方式 程序控制方式	讲课	
14	静态随机存取存储器实验	实验	实验报告
15	程序中断方式 DMA 方式	讲课	9.4、9.6 补充习题
16	总复习	讲课、习题	
16	数据通路实验	实验	实验报告

三、评价方式以及在总评成绩中的比例

总评构成(1+X)	评价方式	占比
-----------	------	----

注：课程教学进度计划表电子版公布在本学院课程网站上，并发送到教务处存档。

1	期末测验（全部课程内容）	50%
X1	课内实验（操作 70%+报告 30%）	20%
X2	作业	20%
X3	出勤率、课堂展示	10%

任课教师： 范新民

系主任审核： 蒋中云

日期： 2021.9.6