

课程教学进度计划表

一、基本信息

课程名称	计算机组成原理				
课程代码	2050214	课程序号	3279	课程学分/学时	3
授课教师	范新民	教师工号	02018	专/兼职	专职
上课班级	物联网 B23-2	班级人数	31	上课教室	四教 207, 三教 110, 信息 410 (双)
答疑安排	周二: 1-4 节				
课程号/课程网站	https://mooc1.chaoxing.com/mooc-ans/mycourse/teachercourse?moocId=227657747&clazzid=94027835&edit=true&v=0&cpi=33776349&pageHeader=0				
选用教材	《计算机组成原理》谭志虎·人民邮电出版社·2021.3				
参考教材与资料	《计算机组成原理(第六版立体化教材)》白中英, 戴志涛. 科学出版社, 2019				

二、课程教学进度安排

课次	课时	教学内容	教学方式	作业
1	2	课程介绍考核方式; 冯诺依曼结构计算机工作原理; 计算机系统的层次结构; 计算机系统性能评价。	讲课	第一章网上作业 1.5、1.6、
2	2	Proteus 应用	讲课、实验	
3	2	机器数与真值; 定点表示与浮点表示; 课堂练习;	讲课	2.4、2.5

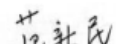
		字符及汉字编码。		
4	2	数据信息的校验；奇偶校验码；CRC 校验码	讲课	2.14、2.18
5	2	CRC 码生成电路验证	讲课、实验	第二章网上作业
6	2	定点数的加、减法运算；定点数的加、减法电路的实现。	讲课、习题	3.3、3.4
7	2	浮点数的运算；存储系统概述；存储系统层次结构	讲课、习题	第三章网上作业
8	2	CRC 码编码、译码电路的设计	讲课、实验	
9	2	主存储器、主存储器与 CPU 的连接，存储器扩展、习题讲解。	讲课	4.4、4.5
10	2	多体交叉存储器、高速缓冲存储器	讲课	4.11、补充习题、第四章网上作业
11	2	补码加减电路的设计（1）	讲课、实验	
12	2	1-4 章习题课	讲课、练习	
13	2	指令系统概述及指令格式、指令的寻址方式	讲课	

14	2	补码加减电路的设计 (2)	实验	实验报告
15	2	操作数的寻址方式、指令的格式设置、习题讲解	讲课、习题	
16	2	MIPS 指令、中央处理器概述、指令周期	讲课	5.4、5.5、5.7、 5.8、5.9·第五 章网上作业
17	2	八位算术逻辑运算实验	实验	实验报告
18	2	数据通路及指令操作流程、单总线 CPU 结构指令 流程的分析。	讲课、习 题讲解	
19	2	硬布线控制器的设计；微程序控制器组成原理； 微指令的格式。	讲课	
20	2	静态随机存取存储器实验	实验	实验报告
21	2	微程序设计、输入输出设备与特性、I/O 接口、程 序控制方式。	讲课	6.4、6.20·第 六章网上作业
22	2	程序查询方式、程序中断方式、DMA 方式	讲课	9.4、9.6、补充 习题 第七章网上作 业

23	2	数据通路实验	实验	实验报告
24	2	总复习	讲课、习题	

三、考核方式

总评构成	占比	考核方式
1	50%	考试
X1	20%	实验
X2	20%	作业
X3	10%	考勤、表现

任课教师：  (签名) 系主任审核： 王瑞 (签名) 日期：2024. 8. 31