

课程教学进度计划表

一、基本信息

课程名称	计算机组成原理				
课程代码	2050431	课程序号	7322	课程学分/学时	3
授课教师	李磊	教师工号	24548	专/兼职	专职
上课班级	计科 B24-1	班级人数	45	上课教室	一教 304, 信息 315 (单)
答疑安排	周二: 1-4 节				
课程号/课程网站	计算机组成原理				
选用教材	《计算机组成原理》谭志虎·人民邮电出版社·2021.3				
参考教材与资料	《计算机组成原理 (第六版立体化教材)》白中英, 戴志涛. 科学出版社, 2019				

二、课程教学进度安排

课次	课时	教学内容	教学方式	作业
1	2	课程要求、考核方式介绍; 冯诺依曼结构 计算机工作原理 ; 计算机系统的层次结构。	讲课	复习课上内容
2	2	计算机系统性能评价、如何采用量化的方式对计算机的性能进行评价。机器数与真值; 定点数的表示。	讲课	第一章网上概念题 第一章练习卷
3	2	浮点数的表示; 非数值信息的表示 (字符	讲课	第二章网上概念题

		及汉字编码)；数据信息的校验，奇偶校验码。		
4	2	CRC 校验码，CRC 码编码与解码电路。	讲课、实验 预习	第二章练习卷
5	2	CRC 码编码、解码电路的设计。	实验	
6	2	定点数的加、减运算；定点数的加、减电路的实现（串行进位加法器）。	讲课、习题	第三章网上概念题
7	2	先行进位加法器；浮点数的运算；存储系统概述；存储系统层次结构。	讲课，习题	第三章练习卷
8	2	补码加减电路的设计（1）	实验	实验报告
9	2	主存储器、主存储器与 CPU 的连接，存储器扩展；习题讲解。	讲课	
10	2	多体交叉存储器；高速缓冲存储器、替换策略、写策略、习题讲解。	讲课	第四章网上概念题 第四章练习卷
11	2	补码加减电路的设计（2）	实验	实验报告
12	2	1-4 章习题课	讲课、练习	
13	2	指令系统概述及指令格式、指令的寻址方	讲课	

		式。		
14	2	八位算术逻辑运算实验	实验	实验报告
15	2	操作数的寻址方式、指令的格式设置、习题讲解	讲课、习题	第五章网上概念题
16	2	MIPS 指令、中央处理器概述、指令周期	讲课	第五章练习卷
17	2	静态随机存取存储器实验	实验	实验报告
18	2	数据通路及指令的操作流程；单总线 CPU 结构指令流程的分析。	讲课、习题	
19	2	硬布线控制器的设计；微程序控制器的工作原理；微指令的格式。	讲课	第六章网上概念题 第六章练习卷
20	2	数据通路实验	实验	实验报告
21	2	微程序设计；输入输出设备与特性、I/O 接口、程序控制方式。	讲课	
22	2	程序查询方式、程序中断方式、DMA 方式。	讲课、习题	第七章网上概念题 第七章练习卷
23	2	实验总结	实验	
24	2	总复习	讲课、习题	

三、考核方式

总评构成	占比	考核方式	课程目标				合计
			1	2	3	4	
1	50%	考试	20	22	58		100
X1	20%	实验	40		40	20	100
X2	20%	作业	25	25	50		100
X3	10%	表现	25	25	25	25	100

评价标准细则

考核项目	考核要求	评价标准			
		优 100-90	良 89-75	中 74-60	不及格 59-0
1	卷面成绩	≥ 90	89-75	74-60	<60%
X1	实验过程、实验结果和实验报告	完成率≥86%	完成率≥70%	完成率≥60%	完成率<60%
X2	作业	正确率≥86%	正确率≥70%	正确率≥60%	正确率<60%
X3	学习态度、出勤、互动等	学习态度端正、全勤、回答问题-脑海。	学习态度尚端正、迟到≤2次、回答问题-书本。	学习态度不够端正、缺课1次或迟到≥3次、回答问题-部分正确	学习态度不端正、缺课≥5次、回答问题-不正确

任
课
教
师:



(签名)

系
主
任
审
核:

王磊

(签名)

日
期:

2025. 2. 24